



Universidad Nacional de Moreno
Departamento de Ciencias Aplicadas y Tecnología

15

ES COPIA
UNIVERSIDAD NACIONAL DE MORENO

LIC. MARISOL VENEIRO
JEFA DE DEPARTAMENTO
MESA DE ENTRADAS
UNIVERSIDAD NACIONAL DE MORENO

ANEXO I

Universidad Nacional de Moreno
Asignatura: Técnicas Digitales I (2023)

Carrera: INGENIERÍA EN ELECTRÓNICA (Plan de estudios aprobado por Resolución UNM-R N° 21/10 y sus modificatorias UNM-R N° 407/11 y UNM-R N° 39/16)

Área: Digital
Trayecto curricular: Ciclo Inicial
Periodo: 1° y 2° Cuatrimestre - Año 2
Carga horaria: 160 (ciento sesenta) horas
Vigencia: A partir del 1er. cuatrimestre del 2017
Clases: 32 clases (Treinta y dos)
Régimen: de regularidad o libre

Responsable de la asignatura: Ing. Daniel Alberto ACERBI
Programa elaborado por: Ing. Daniel Alberto Acerbi

FUNDAMENTACIÓN:

Esta es una materia de carácter introductorio a la electrónica digital, es la primera de las de tecnología básica dentro del área digital y, se articula luego con materias que estudian sistemas digitales basados en microprocesadores. A medida que se avanza por las distintas unidades, los alumnos estudiarán progresivos y crecientes niveles de integración digital al tiempo que se entrenarán en métodos sistemáticos de análisis y diseño que sentarán las bases de la comprensión y diseño de sistemas digitales que incluyan componentes de integración en mediana escala.

OBJETIVOS GENERALES:

- Introducir al alumno en la tecnología básica digital.
- Proveer conocimientos básicos de lógica combinacional, su simbología y de circuitos combinatoriales y secuenciales.
- Introducir al alumno en las herramientas matemáticas para el estudio de los sistemas de variable discreta y en el diseño de circuitos combinatoriales complejos.

CONTENIDOS MÍNIMOS:

Se encuentra autorizado por Resol. 2287/13 y 2288/13 del MINISTERIO DE EDUCACIÓN

Lógica combinacional. Lógica secuencial. Estructura de buses. Introducción a las memorias semiconductoras. Introducción a lenguajes descriptivos de hardware.

PROGRAMA

Unidad 1 - Códigos

Repaso sobre sistemas de numeración decimal, binario octal y hexadecimal. Conversión de números entre sistemas de numeración. Códigos. Códigos binarios en bloque. Códigos continuos y cíclicos (Gray). Códigos para caracteres de texto (ASCII). Código para magnitudes binarias. Suma y resta de magnitudes binarias. Códigos para enteros binarios (signo y magnitud, complemento a 2, binario desplazado). Suma y resta de binarios enteros representados en El código complemento a 2. Aritmética de punto flotante; Códigos para números en punto flotante (IEEE). Códigos binarios para números decimales (BCD natural, Aiken, Exceso 3, 2 de 5). Códigos detectores y correctores de errores. Distancia mínima 2, 3 y 4. Códigos de Hamming. Introducción a los códigos de redundancia cíclica.

Unidad 2 - Álgebra de conmutación

Variables y funciones lógicas. Lógica de contactos. Postulados del álgebra de conmutación (o de Boole). Principio de dualidad. Principales Teoremas. Teorema general de los miniterminos y de los maxiterminos. Leyes de De Morgan y de Shannon. Tablas de verdad, diagramas de Venn, expresiones canónicas, relación entre ellas. Simplificación de funciones lógicas. El mapa de Karnaugh de hasta 5 variables. Su uso para representar y simplificar funciones lógicas. Expresiones tipo producto de sumas y suma de productos. Redundancias. Nociones sobre métodos computacionales para la simplificación de funciones (WinLogiLab, Espresso).

Unidad 3 - Lógica combinacional con compuertas

Distintos tipos de compuertas: AND, OR, INVERT, NAND, NOR, XOR, XNOR, BUFFER, y de transmisión. Simbologías. Realización de circuitos en dos niveles. Formas degeneradas de 2 niveles. Riesgos estáticos, dinámicos y análisis para su supresión. Aplicaciones. Circuitos integrados, distintas escalas de integración. Introducción a las familias lógicas. Características generales de TTL y CMOS: tensión de

91



Universidad Nacional de Moreno
Departamento de Ciencias Aplicadas y Tecnología

Lic. MARCELA AMEIRO
JEFA DE DEPARTAMENTO
MESA DE ENTRADAS
UNIVERSIDAD NACIONAL DE MORENO

alimentación, niveles de tensión y de corriente, consumo estático y dinámico, tiempos de conmutación, cálculo de la máxima frecuencia de operación. Configuraciones de entradas (convencionales y Schmidt Trigger) y salidas (Totem Pole, Colector Abierto, 3- Estados) de las compuertas. Consideraciones de uso. Empleo de hojas de datos.

Unidad 4 - Introducción a los Lenguajes Descriptivos de Hardware

Historia, Generalidades de los HDL, lenguaje descriptivo de alto nivel VHDL. Distintas formas de descripción, Librerías, Entidad y Arquitectura. Descripción por comportamiento. Asignaciones concurrentes simples. Uso del simulador (ISE, Quartus II). Ejemplos y aplicaciones.

Unidad 5 - Lógica combinacional con integrados MSI

Filosofía del diseño con dispositivos lógicos estándar de integración media (MSI). Manejo de códigos: decodificadores, codificadores, y árboles de paridad. Control del flujo de señales: multiplexores (analógicos y digitales) y demultiplexores (analógicos y digitales). Multiplexación y demultiplexación distribuidas. Cálculo aritmético: comparadores de magnitudes y de números enteros, sumadores y sumadores-restadores binarios, sumadores y sumadores-restadores decimales. Descripción de los dispositivos de MSI con VHDL mediante asignaciones concurrentes condicionales y de selección. Descripción de circuitos combinacionales.

Unidad 6 - Memorias Semiconductoras

Generalidades sobre memorias ROM y RAM. Introducción a las memorias de únicamente lectura programables (PROM). Características básicas de EPROM, E2PROM y FLASH. Diseño de circuitos lógicos utilizando memorias PROM. Descripción de memorias ROM utilizando VHDL

Unidad 7 - Tecnología de las familias lógicas

Familias lógicas integradas. Familias TTL y CMOS: circuitos básicos, distintas subfamilias. Compatibilidad entre distintas familias lógicas. Nociones sobre ECL y familias Bi-CMOS.

97

Unidad 8 - Estructuras de Buses

Generalidades. Estructura básica de buses. Estructuras de buses con compuertas con salidas de colector abierto y de 3 estados. Comunicación paralelo y serie entre dispositivos de MSI a través de estructuras de buses unifilares y multifilares.

Unidad 9 - Biestables, Multivibradores y Flip Flops

El biestable SR como elemento fundamental de memoria. Biestable tipo D. Distintos tipos. Aplicaciones. Descripción en VHDL de Biestables SR y D. Multivibradores astables y monoestables (redesparables y no redesparables). Circuitos de aplicación. Flip Flops generalidades. Flip-flop D circuitos amo-esclavo y disparados por flanco. Tabla de verdad, ecuación característica, tabla de excitación, Entradas de fuerza de preset y reset. Flip Flops JK, T y RS. Circuitos, características, restricciones temporales. Descripción de Procesos Secuenciales en VHDL. Descripción de los distintos Flip Flops y de circuitos de aplicación simples.

Unidad 10 - Circuitos Secuenciales Sincrónicos y PLD

Máquinas de estados finitos, características. Máquina de Moore y Mealy. Análisis de circuitos secuenciales sincrónicos. Diagrama de estados y transiciones. Síntesis de circuitos secuenciales sincrónicos. Reducción del número de estados y asignación de los mismos. Ejemplos de diseños. Cálculo de la máxima frecuencia de operación. Dispositivos Lógicos Programables (PLD) de tipo combinacional (PAL) y secuencial (PAL, GAL y CPLDs). Diseño de circuitos secuenciales utilizando GAL; CPLDs y FPGAs. Descripción en VHDL de máquinas de estado.

Unidad 11 - Contadores y registros

Generalidades acerca de contadores. Contadores asincrónicos binarios y decimales. Puesta a cero asincrónica. Problemas temporales en los contadores asincrónicos. Contadores sincrónicos binarios y decimales. Puesta a cero y carga en paralelo sincrónicas. Conteo en módulo arbitrario. Aplicaciones. Descripción de contadores sincrónicos con VHDL y de circuitos de aplicación. Registros de entrada paralela y salida paralela, de los tipos latch y sincrónica. Introducción a memorias RAM, memorias SRAM. Aplicaciones. Serialización de la entrada (latches direccionables) y de la



Universidad Nacional de Moreno
Departamento de Ciencias Aplicadas y Tecnología

Lic. MARIEN AMENEIRO
JEFE DE DEPARTAMENTO
MESA DE ENTRADAS
UNIVERSIDAD NACIONAL DE MORENO

salida. Bancos de registros. Registros de desplazamiento. Diversos modos de operación sincrónica, registros de desplazamiento universales. Comunicación entre registros a través de una estructura de buses unifilares y multifilares. Aplicaciones. Contadores en anillo y Johnson. Generadores de secuencia pseudo aleatoria. Descripción en VHDL de distintos tipos de registros y de circuitos de aplicación.

BIBLIOGRAFIA:

La Dirección de la Catedra sugiere un libro que cubre, con la debida extensión y profundidad, las diferentes unidades que conforman la materia, excluyendo la parte de introducción a VHDL, que menciona el Programa Analítico. El libro cuyo título es: **Técnicas Digitales, Dispositivos, Circuitos, Diseño y Aplicaciones**, 2da. Edición, siendo el autor, el Ing. Jorge Sinderman y es editado por Nueva Librería, Marzo del 2007, ISBN 978-987-1104-51-2. John F. WAKERLY

➤ **DISEÑO DIGITAL - PRINCIPIOS Y PRÁCTICAS**

Pearson Educación, México 2005.

Incluye un tratamiento más amplio de los dispositivos lógicos programables, y cubre el tema de diseño de máquinas de estados finitos mediante gráficos ASM y el método de Quine-Mc Cluskey. Es la traducción de la 3ª. Edición del libro original en inglés.

➤ **Enrique MANDADO y Yago MANDADO**

SISTEMAS ELECTRONICOS DIGITALES, Tomo 1

9ª edición - Alfaomega - Ed. Técnica Marcombo

Incluye unidades de control sincrónicas, hace un uso extensivo de la simbología IEEE, y tiene un excelente complemento de lenguajes descriptivo de hardware, en especial de VHDL.

➤ **Thomas L. FLOYD**

FUNDAMENTOS DE TECNICAS DIGITALES

9na. Edición; 2006 - Pearson / Prentice Hall

ISBN 10: 84-8322-085-7

ISBN 13: 978-84-832-2710-6

Incluye el tratamiento completo de la asignatura, haciendo hincapié en los ejemplos de lógica combinacional y secuencial.

➤ **L. CUESTA - A. GIL PADILLA - F. REMIRO**

ELECTRONICA DIGITAL

Mc Graw Hill (serie Schaum)

9f



15

ES COPIA
UNIVERSIDAD NACIONAL DE MORENO

Universidad Nacional de Moreno
Departamento de Ciencias Aplicadas y Tecnología

Lic. MARISA MENEIRO
JEFA DE DEPARTAMENTO
MESA DE ENTRADAS
UNIVERSIDAD NACIONAL DE MORENO

En la actualidad los alumnos pueden consultar la página web de ALL DATA SHEET, que brinda gran cantidad de archivos pdf de los distintos componentes que se usan en el área digital y analógico:

www.alldatasheet.com

OBJETIVOS PEDAGOGICOS:

Se espera que al finalizar el curso el alumno sea capaz de:

- comprender los conocimientos lógicos básicos que incluye la lógica combinacional básica, su simbología, los circuitos combinacionales y secuenciales, las estructuras básicas de la comunicación entre periféricos o sea de los buses de comunicación y las estructuras de las memorias RAM, ROM, EPROM, EEPROM, en especial su organización y manejo.
- manejar las herramientas matemáticas para el estudio de los sistemas de variable discreta.
- analizar los circuitos binarios básicos con la consecuente introducción de criterios de diseño de circuitos combinacionales y secuenciales más complejos y su descripción en VHDL.

METODOLOGÍA DE TRABAJO:

La asignatura está constituida por 11 (once) Unidades, las cuales se dictarán durante dos cuatrimestres en clases teóricas y prácticas, con resolución de problemas a cargo de los alumnos.

Las guías de trabajos prácticos propuestas por el docente, se resolverán en forma grupal. Se utilizarán las herramientas informáticas adecuadas para la resolución de los problemas y la justificación de las respuestas obtenidas.

Se realizarán prácticas de laboratorio de PCs con soft (ISE - Xilinx) y equipamiento relacionado a la unidad temática de la asignatura en la parte de descripción de circuitos lógicos con VHDL.

EVALUACIÓN Y RÉGIMEN DE APROBACIÓN:

EVALUACIÓN:

El alumno regular será evaluado a través de dos (2) exámenes parciales y la presentación y aprobación de diversos trabajos de carácter teórico-práctico. Estos trabajos prácticos se

9/

referirán a los temas abordados en clase, o incluidos en la bibliografía obligatoria, y/o complementaria que a tal fin se indique en cada caso.

El alumno podrá "recuperar" sus exámenes parciales en 3 (tres) fechas destinadas a tal efecto. Cada parcial podrá ser recuperado un máximo de 2 (dos) veces. Asimismo el alumno podrá rendir el examen final en 3 (tres) fechas destinadas a tal efecto.

Para la aprobación del cursado de la materia se requiere:

➤ El 80% (ochenta por ciento), de asistencia a las clases y actividades presenciales de la cursada.

La materia podrá ser aprobada por:

- **Promoción directa:** Requiere de la obtención de un mínimo de 7 (siete) puntos en cada uno de los exámenes parciales y en los trabajos prácticos. En caso de no cumplir con las condiciones expuestas, pasará al sistema de promoción con examen final.

- **Promoción con examen final:** Previo al examen final, el alumno deberá aprobar los exámenes parciales y los trabajos prácticos con un mínimo de 4 (cuatro) puntos en cada uno. Estas evaluaciones parciales podrán recuperarse una vez, respectivamente. En ningún caso la recuperación de estos parciales permitirá al alumno regresar al régimen de promoción directa.

Observación: Si el alumno no puede acceder a ninguno de los dos sistemas antes descriptos, pierde su condición de alumno regular y puede aprobar la materia en calidad de alumno libre, según se detalla abajo.

- **Libre:** Alumno matriculado en la Institución que rinde examen final en forma libre, sin cursado previo. Los alumnos que rinden en condición de libres deberán dar (en mesa examinadora) primero un examen escrito, de cuya aprobación depende el acceso a uno oral.

➤ La asignatura se podrá rendir en carácter de libre.

9